

UNIVERZITET U SARAJEVU - ELEKTROTEHNIČKI FAKULTET

Broj: 01-3578/26

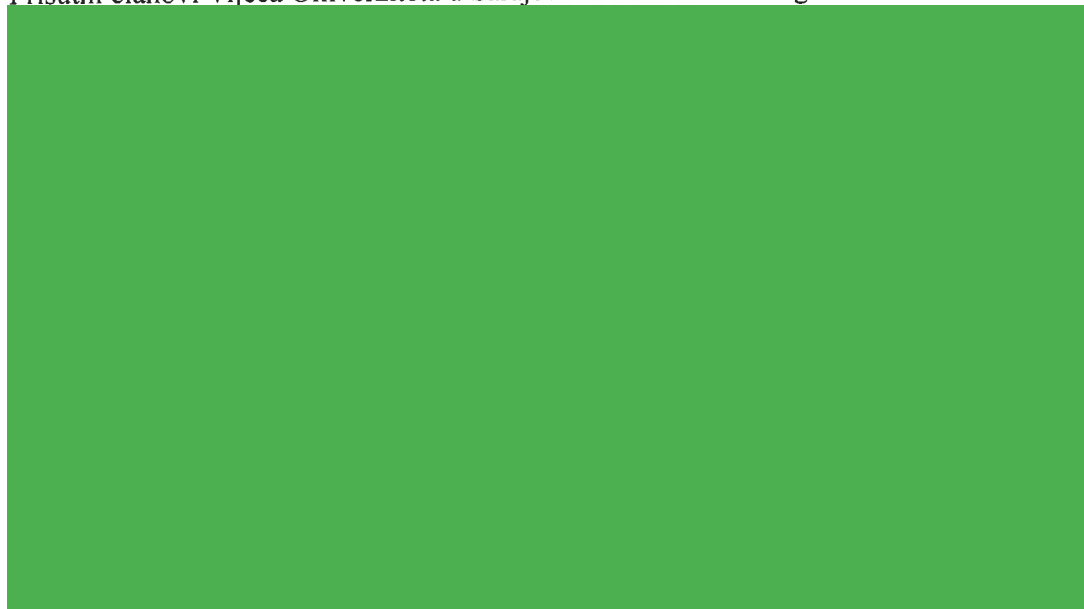
Sarajevo, 07.09.2026. godine

ZAPISNIK

sa 25. vanredne sjednice Vijeća Univerziteta u Sarajevu - Elektrotehničkog fakulteta, od 16.07.2026. godine s početkom u 13:00 sati, u sali A4 Univerziteta u Sarajevu - Elektrotehničkog fakulteta.

Od 59 članova Vijeća Univerziteta u Sarajevu - Elektrotehničkog fakulteta, sjednici su prisustvovala 42 člana Vijeća Univerziteta u Sarajevu - Elektrotehničkog fakulteta.

Prisutni članovi Vijeća Univerziteta u Sarajevu - Elektrotehničkog fakulteta:



Odsutni članovi Vijeća Univerziteta u Sarajevu - Elektrotehničkog fakulteta:



Ostali prisutni:



Zasjedanje je počelo u 13:05 sati.

Konstatovano je da sjednici, prilikom otvaranja prisustvuju 42 člana Vijeća Univerziteta u Sarajevu - Elektrotehničkog fakulteta s pravom glasa, odnosno da postoji kvorum za punopravno odlučivanje.

Sjednicom predsjedava dekan, prof. dr. [REDACTED]

Imenovani je otvorio sjednicu i

1/2



pozdravio prisutne. Nakon toga, imenovani je razmatranje i glasanje stavio dostavljeni prijedlog dnevnog reda, te je Vijeće Univerziteta u Sarajevu – Elektrotehničkog fakulteta, većinom glasova od ukupnog broja članova (38 glasova za, 0 protiv i 4 suzdržana od glasanja), utvrdilo sljedeći:

DNEVNI RED:

Ad.1.

- 1.1. Postupanje po Zaključku Općinskog suda u Sarajevu broj 65 0 1 1237287 26 Mo od 09.07.2026. godine i usvajanje Odluke o utvrđivanju mjesta, dana i sata odbrane doktorske disertacije studenta [REDACTED] magistar elektrotehnike - diplomirani inženjer elektrotehnike, pod naslovom "Proceduralno modeliranje hijerarhijske podjele prohodnog prostora sa inter-operabilnošću između nivoa hijerarhija".

TOK SJEDNICE:

Ad.1.

- 1.1. Povodom jedine tačke dnevnog reda, a koja se odnosi na postupanje po Zaključku Općinskog suda u Sarajevu broj 65 0 1 1237287 26 Mo od 09.07.2026. godine i usvajanje Odluke o utvrđivanju mjesta, dana i sata odbrane doktorske disertacije studenta [REDACTED] magistar elektrotehnike - diplomirani inženjer elektrotehnike, pod naslovom "Proceduralno modeliranje hijerarhijske podjele prohodnog prostora sa inter-operabilnošću između nivoa hijerarhija", Vijeće Univerziteta u Sarajevu – Elektrotehničkog fakulteta je sa 15 glasova za, 18 glasova protiv i 9 suzdržanih donosi

ODLUKU

o neutvrđivanju mjesta, dana i sata odbrane doktorske disertacije

I

Ne prihvata se pisano obavještenje predsjednice Komisije za odbranu doktorske disertacije kandidata [REDACTED] magistar elektrotehnike – diplomirani inženjer elektrotehnike, pod naslovom: „Proceduralno modeliranje hijerarhijske podjele prohodnog prostora sa inter-operabilnošću između nivoa hijerarhija“ te se ne utvrđuju mjesto, dan i sat odbrane doktorske disertacije imenovanog kandidata budući da prijedlog odluke nije dobio potrebnu većinu glasova članova Vijeća.

II

Odluka stupa na snagu danom donošenja.

Sjednica je završena u 13:12 sati.

Zapisnik sačinila: [REDACTED]

**PREDSJEDAVAJUĆI VIJEĆA
DEKAN**

[REDACTED]

